## ⑩日本国特許庁(JP)

⑩ 特許出願公開

# 四公開特許公報(A)

昭61-264865

Spint Cl.

織別記号

庁内整理番号

❸公開 昭和61年(1986)11月22日

H 04 N 1/41 G 06 F 15/68 G 06 K 9/36 B-8220-5C 6615-5B

8419-5B

審査請求 未請求 発明の数 1 (全4頁)

**図発明の名称** 

画像読取装置

②特 顧 昭60-106539

❷出 願 昭60(1985)5月17日

砂発明 者

医条 寮 往

守口市京阪本通2丁目18番地 三洋電機株式会社内

砂出 稱 人

三洋電機株式会社

守口市京阪本通2丁目18番地

砂代 理 人 弁理士 河野 登夫

#### 明 相 書

- 1. 発明の名称 西像狭取装置
- 2. 特許請求の範囲
  - 1. 統取り対象の画像を走査し、得られた信号 を基準電圧と比較器にて比較することにより 前記画像を2値化画像として統取る画像統取 装置において、

走変タイミングに同期してランダムなデジ タル値を発生する乱数発生回路と、

験乱数発生型路により発生されたランダムなデジタル値をアナログの電圧信号に変換して前記基準電圧として出力するデジタル/アナログ変換器と

を備えたことを特徴とする画像狭取装置。

1. 免明の詳細な世明

(産業上の利用分野)

本発明は西像焼取装置に関し、さらに群述すれば、西像を2億化画像として読取る画像続取装置において、たとえば写真等の中間関を有する画像を読取り、この中間概を表示あるいは印写の際に

表現可能とした画像統取装置に関する。

(従来技術)

近年、先ディスクを記憶媒体として大 量の画像情報を記憶し得る情報ファイル・設置が実 用化されつつあるが、この種の装置における音像 の統取りは、その続取り対象が主として全色のドットで表される2値化として決取る手法の一般 トで表される2値化画像として統取の一般 的である。 従って、2値化画像である。 従って、2値化画像がよりである。 従って、9億化の表示のよりである。 等による印写に際して、中間のの表現がなっての表 表現される。

ところで、このような2値化画像誘取装置において、上述の写真等のような中間調を育する画像を誘取り、これを表示。印写する場合、従来はドット密度を高密度とし、その粗密により中間調を表現することにより対処していた。

(発明が解決しようとする問題点)

しかし、上述の如き手法にて従来の2値化画像

# 特開昭 61-264865 (2)

統取袋屋により中間調を有する画像を挟取り、その中間調を表現する場合は、文書、図面等を単純に白・黒 2 色の 2 値化にて終取る場合に比して、そのデータ処理が復雑となるため、これに数倍あるいは数十倍のメモリ容量が必要となり、このため昭品点数の増加等を招来して非常に不経済である。

従って、本発明は従来の画像を2値化して挑取る画像統取装置において、センサが続取った信号を白・黒の2色に2値化するための基準値をランダムに変化させる構成とし、このランダムに変化する基準値にてセンサが読取った画像の信号を自・黒の2色に2値化することにより、中間調の表現が可能な2値化画像読取装置の提供を目的とする。

本発明は、読取り対象の画像を走査し、得られたの画像を基準電圧と比較器にて比較することを取るにない。 もの記画像を2値化画像として読取る画像読が ではいて、走査タイミングに同期してラン袋は なデジタル値を発生する乱数発生回路と、銃数 なデジタルにより発生されたランダムなデジタル をアナログの電圧信号に変換して前記基準電圧と して出力するデジタル/アナログ変換器とを値え たことを特徴とする。

#### (実施例)

以下、本発明をその実施例を示す図面に基づいて詳述する。

文書、図面、写真等が混在している場合に両者を 併用する模成も考えられるが、データ処理が非常 に繁雄となる。

#### (問題点を解決するための手段)

本発明は以上の如き事情に指みてなされたもの であり、画像信号を2値化する際の基準値をラン ダムに変化させた場合、白及び黒は基準値を固定 した 2 値化と同様に読取られ、また亜風されると 共に、ドット数がある程度大であれば、中間處は 薩率論的にその遺皮に比例した白と黒のドット数 にて2値化される。たとえば、白と黒の間を10段 階に分割した場合、8段階目の中間欄(かなり黒 い灰色)を絞取ってランダムに変化する基準値に て2値化すれば、銃取られたドット数の8割が黒、 2割が白のドットとして 2値化される。換言すれ ば、ドットの租密により中間調が表現されること になる。このように、統取られた画像信号を2値 化する際に、2値化の基準値をランダムに変化さ せた場合には、ドットの租密による探似的な中間 胸の表現(表示あるいは印写)が可能となる。

第1図は本発明に係る西康焼取装置の構成を示。 すプロック図である。

図中1はたとえば1次元イメージセンサ15等の 光学センサの出力端子であり、読取り対象の画像 を走査して得られた光学信号がその光学強度に応 じたアナログの電気信号(電圧信号)に変換され て出力される。この出力端子1からの出力信号は 比較器14の+人力・チスト

比較器14の他の入力嶋子、即ち一入力嶋子には アナログスイッチ9の出力が与えられている。

アナログスイッチ 9 には、基準電圧協子10の出力である基準電圧 V cc及び増幅器13の出力が与えるれていて、両者のいずれかがこのアナログスイッチ 9 により選択出力され、上述の比較器14のー人力協子に入力される。そして、このアナログスイッチ 9 から比較器14への出力の選択は、通常は基準電圧協子10からの出力が比較器14に与えられるようになっているが、アナログスイッチ 9 に走るようになっているが、アナログスイッチ 9 に走るは位置検出回路 2 の比較回路 8 から信号が与えられた場合には増幅器13の出力が基準電圧 V ccに代

### 特開昭61~264865(3)

わる 2 値化のための基準電圧として比較器14に与 えられるようになっている。

なお、比較着14の出力は、出力値子15に与えら れていて、外部の信号処理回路等へ出力される。

走空位置検出回路2は、比較回路8及び画像エ リアメモリ4.5.6.7から構成されている。

比較回路8には、出力婚子1にその出力信号を 出力しているし次元イメージセンサISの主走査方 向(1次元イメージセンサ15の業子配列方向)の 走査位置座標×を表す水平クロック信号Hが水平 クロック端子17から、脳走査方向(1次元イメー ジセンサISの素子配列方向と直交する方向)の走 査位置座標子を表す垂直クロック信号とが垂直ク ロック端子18から与えられており、また画像エリ . アメモリ4.5.6. 7 の出力借号h,,v,,hz,vz が与え られている。

画像エリアメモリ4,5.6.7は1次元イメージセ ンサISの画像銃取り範囲(走査エリア)内のたと えば写真のように中間個を有する画像の部分を指 定する座標値(xi, yi)及び(x2, y2)を記憶するた

ク信号 H は乱数発生回路11にも与えられており、 この私数発生回路はは本平クロック信号Hと問期 してランダムなデジタル値の孤数を発生する。

、私数発生組織13により発生されたデジタル値の 乱数はデジタル/アナログ(D/A)変換器12に与え られる。 3/1変換器12は与えられたデジタル値の 乱数をその値に対応したアナコグの電気信号(電 圧信号) に変換し、前述の増幅器13に出力する。

従って、1 秋元イメージセンサISの走査が走査 エリア20内の画像エリア21収外の位置で行われて いる場合には、アナログスイッチ9は基準電圧端 子10から出力される基準電圧 Vccを比較器14の-入力端子に出力する。これにより、1次元ィメー ジセンサISの出力端子lから出力される画像の信 号は基準電圧Vccにてを被化され、白・黒の2色 のドットとして表される画像信号として出力協子 15から出力される。

そして、1次元イメージセンサ15の走査が画像 エリア21内に入ると、xi ≤ H ≤ x2、y1 ≤ V ≤ y2 の 関係が成立して比較回路 8 はアナログスイッチ 9

めのメモリである。即ち、第2図に示す如く1次 元イメージセンサISの走査エリア20内の主走査方 向の始点をxi、 副走査方向の始点をyi、主走査方 向の終点をx2、副走査方向の終点をy2として指定 される正方形または長方形の画像エリア21の各始 終点の座標値x1.y1.x2.y2 が画像エリアメモリ4. 5.6.7 それぞれに入力され記位される。そして、 各画像エリアメモリ4.5.6. 7 はそれぞれが記憶し ている座標値x: , y ; , x 2 . y 2 を信号h ; , v ; , h 2 . v 2 と して比較回路8に出力する。

従って1次元イメージセンサJSの現在の主走査 方向座標位はXを表す信号日が画像エリア21の主 走査方向の始終点座機値xi,x2 を表す両信号bjと bzの間の値であると共に、副走査方向座標位置 X を表す信号日が西像エリア21の副走査方向の始終 点座標値x1.y2 を表す質信号v1とv2の間の値であ る場合には、比較回路8はアナログスイッチ9に 信号を与えてその出力を切換え、増幅器13からの 出力を比較器14の一入力端子に与えさせる。

水平クロック嶋子17から出力される水平クロッ

に信号を与る。これにより、それまでアナログス イッチ9から比較器14の一人力端子に出力されて いた基準電圧Vccに代えて増幅器13からの出力、 即ち水平クロック信号Hに同期して乱数発生回路 11にてランダムに発生された乱数の値に応じた意 圧信号が2値化のための基準電圧として比較器14 の一入力端子に与えられる。これにより、1次元 イメージセンサISが画像エリア21内の走査を行う 場合には、出力端子1から出力され比較器14の+ 入力嬢子に入力される1次元イメージャンサISの 出力信号は、アナログスイッチョから与えられる ランダムに変化する電圧信号を基準値として 2 値 化されてデータ出力端子15から出力され、前述し た如く疑似的に中間調の銃取り及びその表現が可 飽となる。.

#### (効果)

**-375**-

以上群迷した如く、本発明によれば従来の一般 的な2値化画像統取装置に簡単な回路患子を付加 するのみにて、写真等の中間偏を有する画像の読 取りが可能となるため、従来のこの種の画像接取

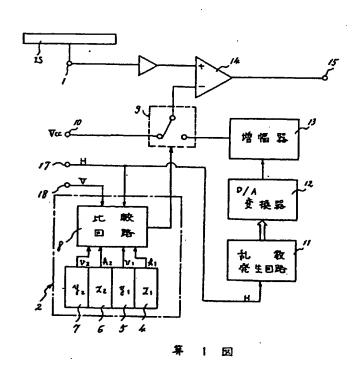
## 特開昭61-264865(4)

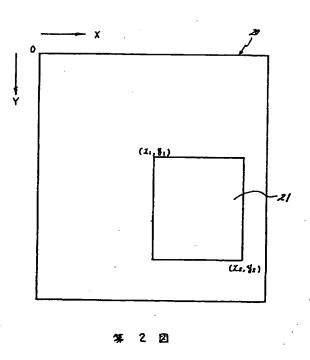
被選を装備している情報ファイル被置等にも容易に適用可能である。また、前記実施例では、装置の走査エリアの一部を座標値により指定して写真等の中間調の画像を読取る構成を採っているため、走査エリア全体を使用して写真等の中間関を有する画像を読取ることも可能である。

# 4. 図面の簡単な説明

図面は本発明の実施例を示すものであり、第1 図は本発明に係る画像読取装置の回路構成を示す ブロック図、第2図はその走査エリアの模式図で ある。

1 ··· (イメージセンテの) - 出力協子 8 ··· 比較 10 ··· 基準電圧 64 子 11 ··· 3 数発生 15 ··· の出力給子 17 ··· 水平クロック・64 子 18 ··· 整直クロック・66 子





<del>-376-</del>

# This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

# **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

BLACK BORDERS

IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

FADED TEXT OR DRAWING

BLURRED OR ILLEGIBLE TEXT OR DRAWING

SKEWED/SLANTED IMAGES

COLOR OR BLACK AND WHITE PHOTOGRAPHS

GRAY SCALE DOCUMENTS

LINES OR MARKS ON ORIGINAL DOCUMENT

REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

# IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.